**LAB 2:** CÁC KIỂU ĐỊNH VỊ VÀ THANH GHI CỜ

1)

a) MOV DL,SI ; không hợp lệ vì DL = 8bit, SI = 16bit

b) MOV DI, [DI] ; DI <- 0200h

c) ADD AX, [SI] ; AX <- 0650h

d) SUB BX, [DI] ; BX <- 0800h

e) LEA BX, BETA[BX] ; BX <- 0100h

f) ADD [SI],[DI] ; không hợp lệ (vì 2 tác tố đều là vùng nhớ)

g) ADD BH,[BL] ; BH <- 0100h

h) ADD AH, [SI] ; AH <- 0155h

i) MOV AX,[BX+DI+BETA] ; AX <- 3100h

2) MOV DI, [DI] ; DI <- [DS:2000] ; DI <- 0200h

3) ADD AX,[SI] ; AX <- AX + [DS:1500] ; AX <- 0650h

4) LEA BX, BETA[BX] ; BX <- 0100h

5) Trị của toán hạng đích AH là 1 và địa chỉ 1000h

6) Trị của toán hạng đích AH là 4 , và 5 địa chỉ 1000h và 1001h